



ARCHITECTURES NUMÉRIQUES DE TRAITEMENT DE L'INFORMATION

DIGITAL ARCHITECTURES FOR COMPUTING AND INFORMATION PROCESSING

Lecturers: Ian O CONNOR

| Lecturers : 18 | TC : 10.0 | PW : 8.0 | Autonomy : 12 | Study : 0.0 | Project : 0.0 | Language : FR

Objectives

SOMMAIRE :

Contenu des cours :

- Analyse électrique des portes de base de l'électronique numérique : consommation (dynamique, statique, court-circuit), vitesse, surface. Alternatives (logique dynamique, logique à porte de passage)
- Principes des architectures : von Neumann et Harvard (modifié), RISC, CISC.
- Jeux d'instructions, mémoire et types d'adressage.

Keywords : BIBLIOGRAPHIE :

"Computer Architecture: A Quantitative Approach, 4th Edition", John L. Hennessy, David A. Patterson, Morgan Kaufmann, 2006

Programme

Learning outcomes

Independent study

Objectifs :

Méthodes :

Core texts

Assessment